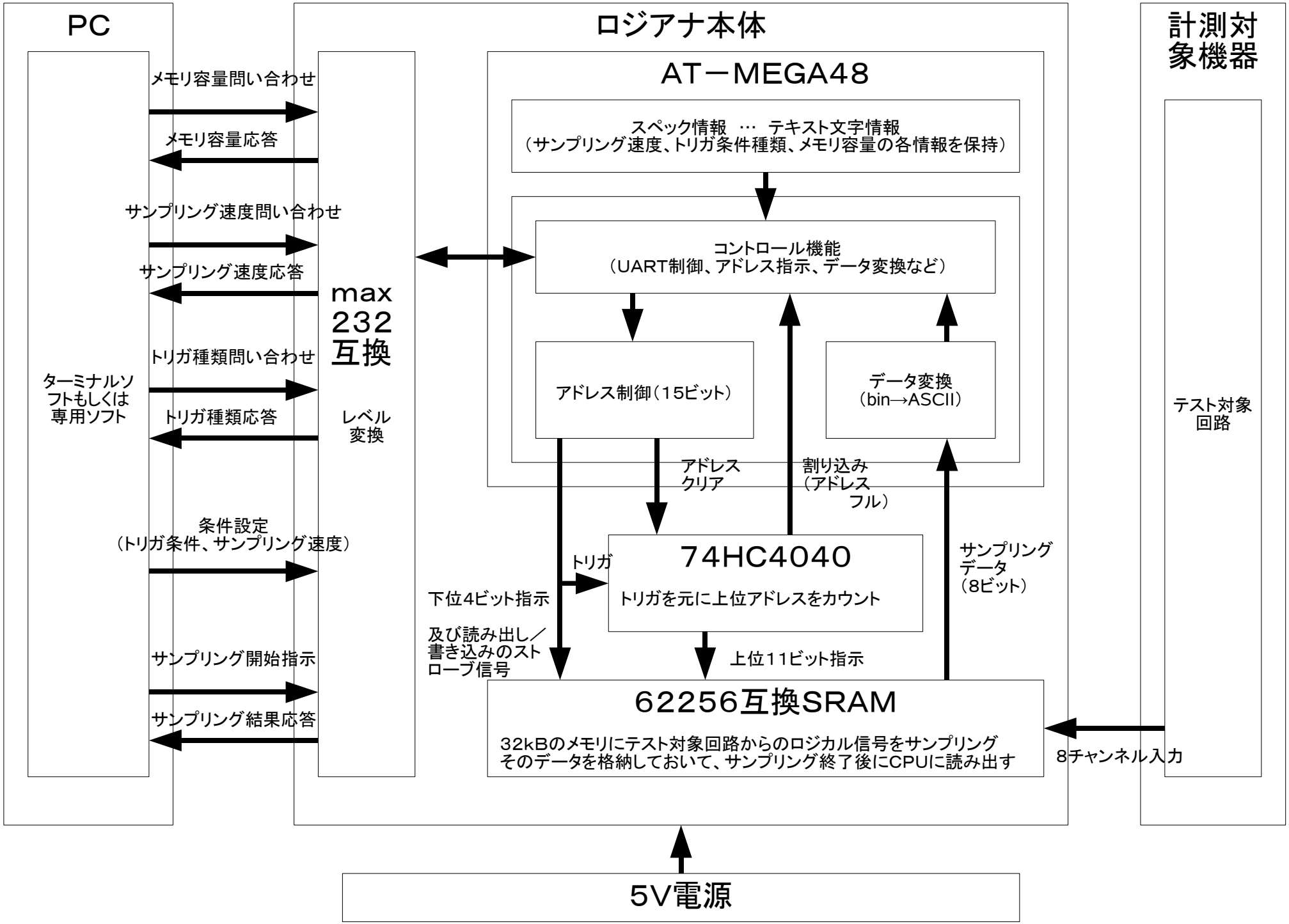
PC
ロジアナ本体
計測対象機器
AT－MEGA48
メモリ容量問い合わせ
メモリ容量応答
サンプリング速度問い合わせ
サンプリング速度応答
max
232
互換
トリガ種類問い合わせ
ターミナルソフトもしくは専用ソフト
トリガ種類応答
レベル変換
条件設定
（トリガ条件、サンプリング速度）
サンプリング開始指示
サンプリング結果応答
スペック情報　…　テキスト文字情報
（サンプリング速度、トリガ条件種類、メモリ容量の各情報を保持）
コントロール機能
（UART制御、アドレス指示、データ変換など）
アドレス制御（15ビット）
データ変換
（bin→ASCII）
アドレス
クリア
割り込み
（アドレス
フル）
74HC4040
トリガを元に上位アドレスをカウント
トリガ
下位4ビット指示
及び読み出し／
書き込みのストローブ信号
上位11ビット指示
サンプリング
データ
（8ビット）
62256互換SRAM
32kBのメモリにテスト対象回路からのロジカル信号をサンプリング
そのデータを格納しておいて、サンプリング終了後にCPUに読み出す
8チャンネル入力
テスト対象
回路
5V電源